



資訊工程學系

Department of Computer Science and Engineering

第 19 組：吳秉勳、王昇鴻 指導老師：陳坤志 教授

Arm protocol based Neural Network on Chip

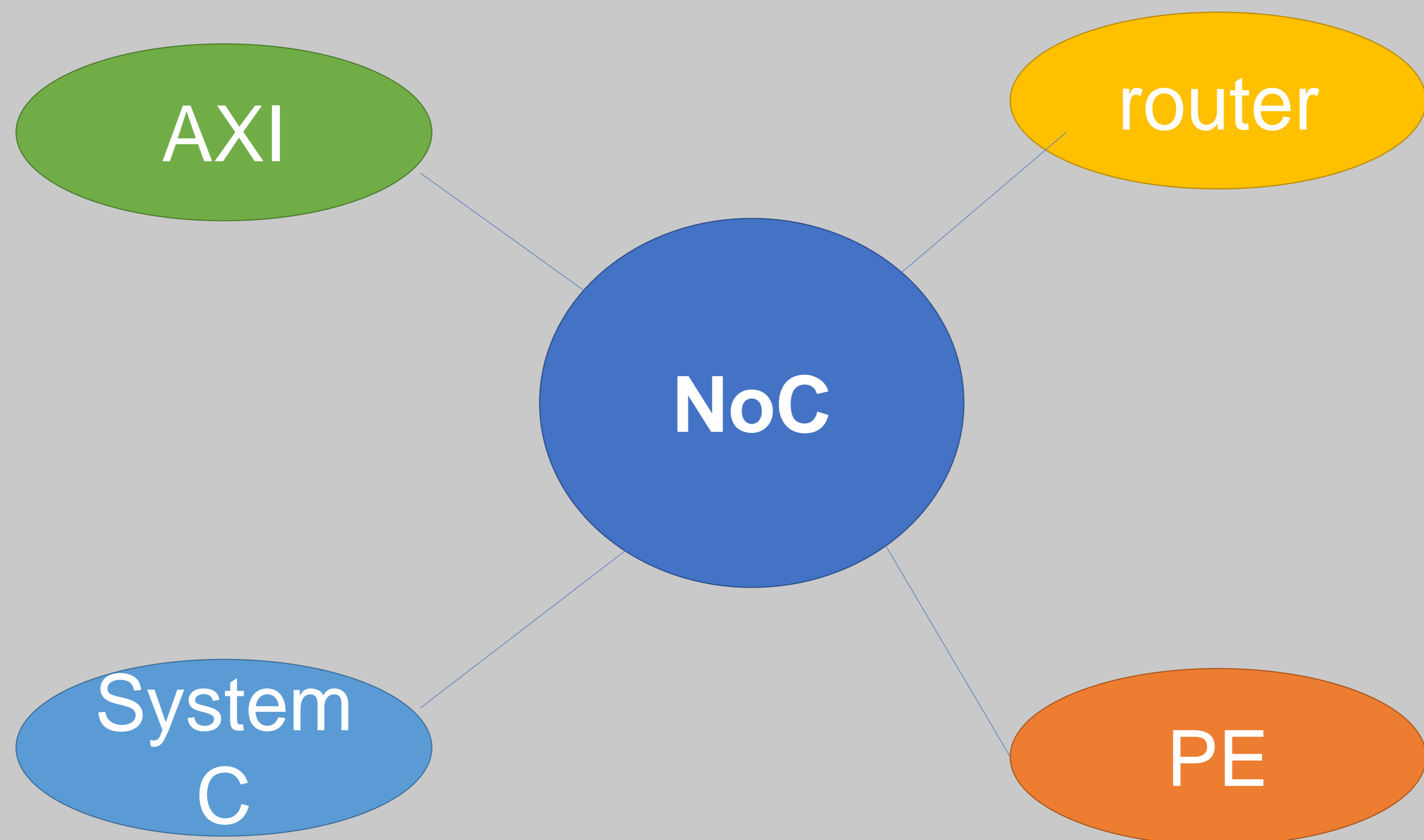
摘要

以AXI協定設計一晶片內網路，透過初始設定使其在多個router之間大規模傳輸

動機

傳統設計的NoC是以tcp/ip的封包形式來傳輸，因此想測試AMBA形式下的高速傳輸是否可行

架構

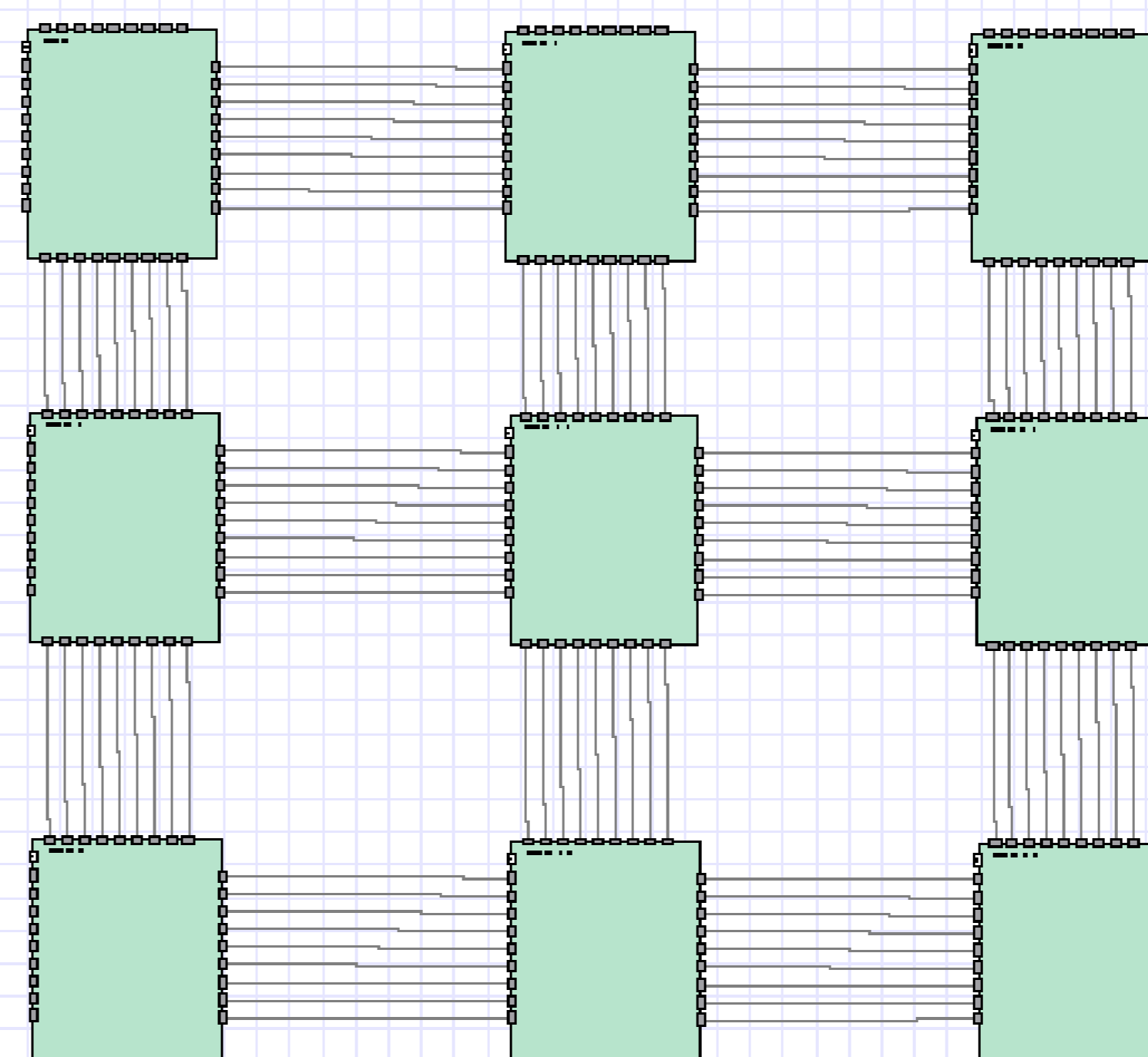


在SystemC環境下設計以AXI協定的傳輸為基礎將眾多router之間串接，並且每個router分別擁有一個PE，這就是NOC的主要架構

未來與展望

將整體的傳輸修繕完成，使AXI協定下的NoC能運作，並且以能運行lenet-5實作作為目標

成果



在PA上展現的3*3 NoC模型